

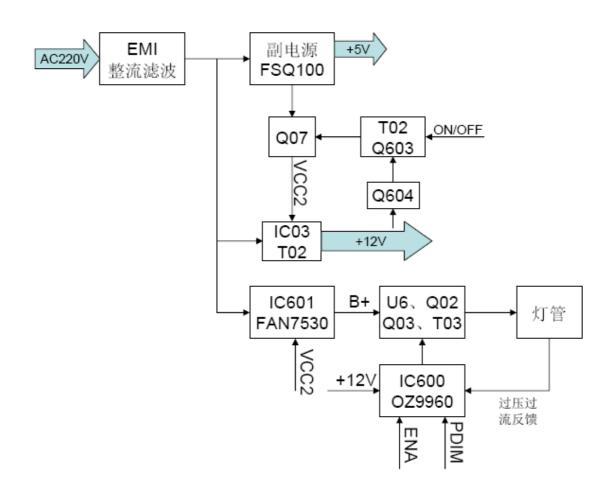
PDF 文件使用 "pdfFactory Pro" 试用版本创建 www.fineprint.com.cn

P26ALM □修手册

P26ALM 是 一 款 26 寸 小 屏 幕 使 用 的 □ 源 背 光 一 体 板 , 主 要 IC 有 FAN7530、FSQ100、OZ9976等芯片。背光□路使用的是由 PFC □路□出的 380V 供□, 因此

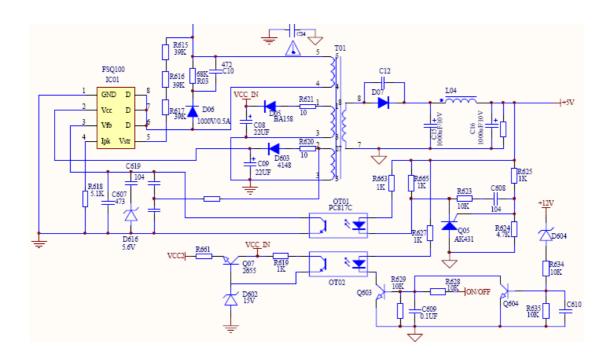
□路相□□□, 成本□低, 但□修□要注意安全!

一、□源□构框□



二、□路原理介□

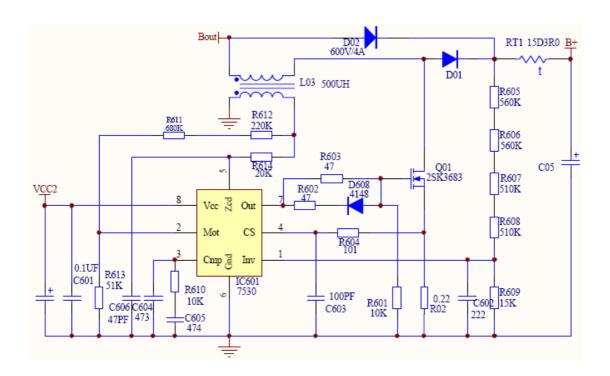
2.1 副□源□路



从 EMI □路整流□波□来的 330V □□送到副□源□路,一路□ R615、R616、R617 送到 ICO1 的 5 脚做启□□□使用,一路直接送到 T01 的 5-4 □□后□入 ICO1 的 6、7、8 脚,□源开始起振,2-3 □□感□□□□□ D603 整流后送到 ICO1 的 2 脚以□持 IC 持□振□。次□ 8-7 □□感□□□□□ D07 整理后□出+5V □□做□主板的待机供□,同□1-3 □□□ D05 整理□出 VCC-IN 做□主□源的供□。Q05、OT01 □成+5V □□取□□路,□差信号反□回 ICO1 的 3 脚。Q603、OT02、Q07 □成待机控制□路,控制 PFC 和主□源

的供□;Q604 和 D604 等□成+12V □源的□□保□□路,	保□□将直接切断主□源及	
PFC 口路的启口供口。		

2.2PFC □路



FAN7530 引脚功能:

1脚:□□反□□入脚

2脚:□置内置振□器斜率

3脚:□□流保□管理□差放大器的□入□波脚

4脚:□流反□脚

5脚:零□流□□脚

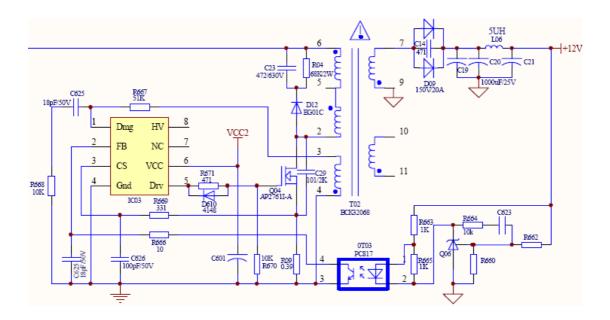
6脚:接地

7脚:□□□出脚

8脚:供□

当主板送出开机信号后,副□源送出 VCC2 □□,此□□加到 IC601 的 8 脚,IC601
开始工作从 7 脚口出口口信号去口口 Q01 工作,同口, +330V 的口源口 L03 加到 Q01
的漏极,Q01 □波□路开始工作,上面流□脉□的□流,L03 上面也流□脉□的□流,
L03 □圈感□到□□□, 次□□□□ D01 整流然后与+330V 叠加后送出+380V 的 PFC
□□。其中,R605、R606、R607、R608、R609 □成了+380V □出□□取□□路,取□信
号反□回 IC601 的 1 脚□□□□控制;R02 是 QO1 的□流□□□阻,□流□□信号反□
回 IC601 的 4 脚;L03、R614 □成了零□流□□□□路,用以□□□□□信号的占空比。

2.3 主□源□路



IC03 引脚功能:

1脚:磁□和□□

2脚:□□反□脚

3脚:□流□□反□脚

4脚:地

5脚:□□信号□出

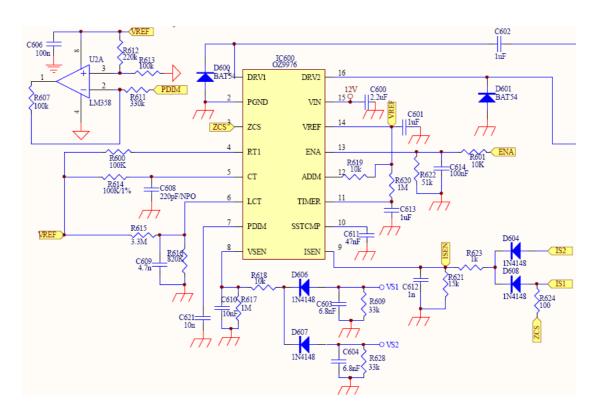
6脚:供□

当主板送出开机信号后,副口源送出 VCC2 口口,此口口送到 IC03 的 6 脚, IC03 开

始工作, 从5脚口出信号去□□ Q04,同□+330V也□□ T02的□□加到 Q04的漏极,

Q04 开始工作,6-2 □□上面流□脉□□流,T02 的各□□上面感□到感□□□□, □整
流□波后从次□□出。3-4 □□上面的□□送回 IC03 的 1 脚,此信号做磁□和□□;次□
□出的+12V □ Q06 及 OT03 □成的□□□路□□后把□差信号反□回 IC03 的 2 脚;□
流□□□阻 R09 上面的□□信号反□回 IC03 的 3 脚。

2.4 背光□路



OZ9976引脚功能:

1脚:□□□出1

2脚:地

3脚:零□流□□

4脚:□定工作□率范□

5脚:最小工作□率□定□阻□容

6脚:□定最低工作□率

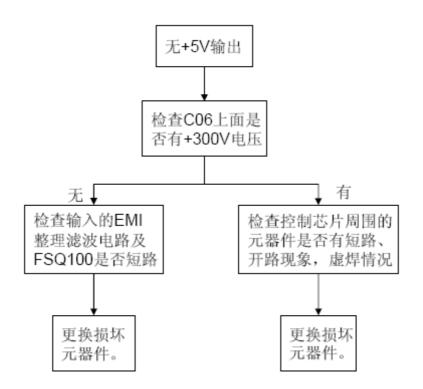
7脚:PWM □光控制信号□入

8脚:□□保□信号□入

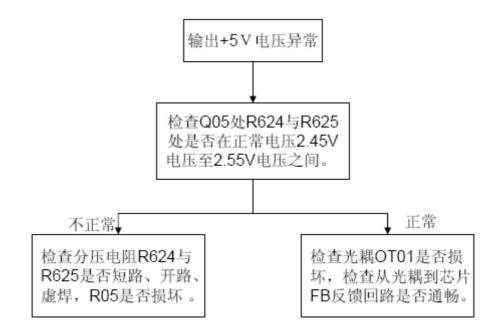
9脚:□流保□□□□入
10脚:□启□□定□□
11 脚:□定关断延□□□
12 脚:模□□光控制信号□入
13 脚:使能控制断,即启口控制脚
14脚:参考□□□出
15 脚:供□
16脚:□□□出2
当主□源工作□出+12V 供□到 15 脚后,从主板送出 ENA 使能信号控制 OZ9976 的局
□,OZ9976
点亮灯管。IS1、IS2 信号是灯管□流□□信号,此信号反□回 IC600 的 9 脚做□流保□□□
信号;VS1、VS2 信号是□□保□信号,反□回 IC600 的 8 脚。

三、□修□要与案例

3.1 修理前先目□,□微□察整个不良板有无□器件、	□坏器件和元器件的虚漏□等
□象,如果没有以上□象,□行如下几个流程□修:	
A:有无 5 V待机□出。	
B:有无待机控制口平,待机控制口平需要高于 2.5 V。	
C:有无+12 V□出。	
3.2 □修流程示意□:	
A: 无+5V □出	



B、+5 V□□**异常**



C、有正常的□出5V□□,但没有□出+12V□□。

